



Universidade de Brasília - UnB  
Faculdade UnB Gama - FGA  
Engenharia Eletronica

# **Projeto de um Processador Banda Base de uma Tag Passiva de RFID**

**Autor: Henrique Malloni de Faria**  
**Orientador: Prof. Gilmar Silva Beserra**

**Brasília, DF**  
**2015**





Henrique Malloni de Faria

# **Projeto de um Processador Banda Base de uma Tag Passiva de RFID**

Monografia submetida ao curso de graduação em (Engenharia Eletronica) da Universidade de Brasília, como requisito parcial para obtenção do Título de Bacharel em (Engenharia Eletronica).

Universidade de Brasília - UnB

Faculdade UnB Gama - FGA

Orientador: Prof. Gilmar Silva Beserra

Coorientador: Prof. Wellington Avelino do Amaral

Brasília, DF

2015

---

Henrique Malloni de Faria

Projeto de um Processador Banda Base de uma Tag Passiva de RFID/ Henrique Malloni de Faria. – Brasília, DF, 2015-  
74 p. : il. (algumas color.) ; 30 cm.

Orientador: Prof. Gilmar Silva Beserra

Trabalho de Conclusão de Curso – Universidade de Brasília - UnB  
Faculdade UnB Gama - FGA , 2015.

1. RFID. 2. arquitetura. I. Prof. Gilmar Silva Beserra. II. Universidade de Brasília. III. Faculdade UnB Gama. IV. Projeto de um Processador Banda Base de uma Tag Passiva de RFID

CDU 02:141:005.6

---

Henrique Malloni de Faria

## **Projeto de um Processador Banda Base de uma Tag Passiva de RFID**

Monografia submetida ao curso de graduação em (Engenharia Eletronica) da Universidade de Brasília, como requisito parcial para obtenção do Título de Bacharel em (Engenharia Eletronica).

Trabalho aprovado. Brasília, DF, 01 de junho de 2015:

---

**Prof. Gilmar Silva Beserra**  
Orientador

---

**Prof. Wellington Avelino do Amaral**  
Convidado 1

---

**Prof. Renato Coral Sampaio**  
Convidado 2

Brasília, DF  
2015